میخواهیم مداری طراحی کنیم که به کمک آن سه 1 (و یا بیشتر) متوالی در یک رشته بیتی وارده از طریق یک خط ورودی شناسایی شوند. نمودار حالت مدار در شکل 7-7 نشان داده شده است. این





